

IC設計與長照物聯網實驗室

教學目標



透過影片說明、設備建置與成品展示，呈現本系重點領域具體成果，包含了：

- 晶片領域：雛形設計→電路合成→自動佈局與繞線or 全客戶式佈局
→電路驗證→波型驗證→晶片下線
- 資訊與生醫電子領域：系統架構設計→機構設計→電路設計
→程式開發→系統測試

搭配 相關課程



- 類比積體電路設計概論
- 積體電路佈局
- 類比積體電路佈局
- Verilog 晶片設計實務
- 晶片佈局與下線實務
- 物聯網概論
- ARM嵌入式系統開發實務
- PCB設計能力認證
- 生醫電源積體電路設計
- 電源管理晶片設計

學生 實習亮點



聯發科技股份有限公司：111~113學年度共4人
奇景光電股份有限公司：111~113學年度共5人
西柏科技股份有限公司：111~113學年度共16人
微星科技股份有限公司：111~113學年度共11人
台灣松下電器股份有限公司：111~113學年度共29人
財團法人工業技術研究院：111~113學年度共6人

升學狀況



113學年：7人(包含臺灣師大、臺北大學、海洋科大、臺北教育大學等)
112學年：6人(包含陽明交大、臺灣師大、臺北科大、雲林科大等)
111學年：4人(包含雲林科大、海洋科大、勤益科大等)

研究設備



☑ 晶片打線機	1 臺	☑ 自動化PCB雕刻機	1 臺
☑ 顯微鏡	1 臺	☑ PCB雕刻機	1 臺
☑ 3D列印機	1 臺	☑ 廢氣體排放系統	1 臺

管理老師



吳槐桂副教授 / 董慧香副教授 / 康才華副教授

✉ hkwu / hhtung / ff046@mail.aeust.edu.tw

